## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2000-228641

(43)Date of publication of application: 15.08.2000

(51)Int.Cl.

HO4B 3/10 HO3H 21/00 // HO4N 7/015

(21)Application number: 11-365349

(71)Applicant:

THOMSON CONSUMER ELECTRONICS INC

(22)Date of filing:

22.12.1999

(72)Inventor:

WANG TIAN JUN SHIVE DONG-CHANG

D SOUZA ADOLF

(30)Priority

Priority number: 98 218186

Priority date: 22,12,1998

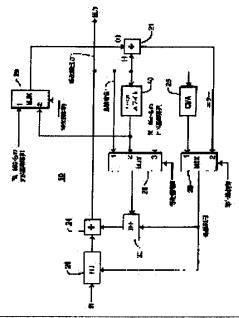
Priority country: US

## (54) ADAPTIVE CHANNEL EQUALIZER HAVING TRAINING MODE

## (57)Abstract:

PROBLEM TO BE SOLVED: To achieve further fast equalization by using a received training data component during a prescribed period in a training mode by an equalizer one or more times and circulating received data through the equalizer.

SOLUTION: An input signal is given to a feedforward filter(FFF) 20. The coefficient value (tap weight) of the FFF 20 is adaptively controlled by a coefficient control signal from a multiplexer 26. An equalized signal from the FFF 20 is connected to an equalized signal from a decision feedback filter(DFF) 30 by an adder 24. The coefficient value (tap weight) of the DFF 30 is also controlled by the coefficient control signal from the multiplexer 26 so that inter-symbol interference that is not eliminated by the FFF 20 can be eliminated. And, a received training data component is used one or more times during a prescribed period in a training mode by an equalizer 50 and received data is made to be circulated through the equalizer 50.



#### **LEGAL STATUS**

[Date of request for examination]

22.11.2006

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

## (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出顧公開番号 特開2000-228641 (P2000-228641A)

(43)公開日 平成12年8月15日(2000, 8.15)

(51) Int.CL.	<b>練別</b> 桁	<del>19</del> F I		テーマコート*(参考)
H04B	3/10	H04B	3/10 C	<b>;</b>
нозн	21/00	нозн	21/00	
# H04N	7/015	H04N	7/00 A	<b>.</b>

# 審査請求 未請求 請求項の数10 OL (全 9 頁)

(21)出願番号	<b>特顧平11-365349</b>	(71) 出版人	391000818
		İ	トムソン コンシューマ エレクトロニク
(22)出顧日	平成11年12月22日(1999.12.22)		ス インコーポレイテッド
			THOMSON CONSUMER EL
(31)優先権主張番号	218186		ECTRONICS, INCORPORA
(32) 優先日	平成10年12月22日(1998.12.22)		TED
(33)優先權主張国	米国 (US)		アメリカ合衆国 インデイアナ州 46290
			-1024 インデイアナポリス ノース・メ
			リデイアン・ストリート 10330
•		(74)代理人	100070150
			弁理士 伊東 忠彦 (外1名)

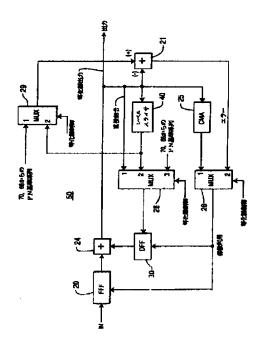
最終頁に続く

### (54) 【発明の名称】 トレーニングモードを有する適応チャネル等化器

## (57)【要約】

【課題】 本発明の目的は、受信データを循環させると とにより更に速い等化が達成できる等化器を提供すると とである。

【解決手段】 復調された信号を生成するデータストリームに応答する復調器と、前記復調された信号に応答し、前記トレーニングデータ成分に応答するトレーニングモードを含む複数の動作モードを有する適応チャネル等化器とを有する、伝送チャネルから受信された、循環するトレーニングデータ成分を含むデータストリームを処理するシステムであって、受信されたトレーニングデータ成分は、前記トレーニングモードの所定の期間に前記等化器により1回以上使用されるシステムにより構成する。



1

### 【特許請求の範囲】

【請求項1】 復調された信号を生成するデータストリ ームに応答する復調器と、

前記復調された信号に応答し、前記トレーニングデータ 成分に応答するトレーニングモードを含む複数の動作モ ードを有する適応チャネル等化器とを有し、伝送チャネ ルから受信された、循環するトレーニングデータ成分を 含むデータストリームを処理するシステムであって、 受信されたトレーニングデータ成分は、前記トレーニン されるシステム。

【請求項2】 前記データストリームは、循環するトレ ーニングデータ成分とVSBシンボル配置により表され る髙精細ビデオデータを有する受信された残留側波帯 (VSB)変調信号を含み、

前記データは、複数のデータセグメントに先行するフィ ールド同期成分を有する連続したデータフレームにより 構成されるデータフレーム形式を有する請求項 1 記載の システム。

【請求項3】 前記受信されたトレーニングデータ成分 20 は、最初に検出されたフィールド同期成分に続く最初の データフィールドの間、再利用される請求項2記載のシ ステム。

【請求項4】 前記再利用されたトレーニングデータ要 素は、前記最初に検出されたフィールド同期成分に含ま れる請求項3記載のシステム。

【請求項5】 前記再利用されたトレーニングデータ成 分は、すべての前記受信されたトレーニングデータ以下 で構成される請求項3記載のシステム。

ランダム番号(PN)系列により構成され、

前記再利用されたトレーニングデータは、全ての前記擬 PN系列以下で構成される請求項3記載のシステム。

【請求項7】 前記複数のPN系列は、あるデータフィ ールドから次のデータフィールドへ反転した反転PN系 列を有し、

前記再利用されたトレーニングデータは、前記反転PN 系列を含まない全ての前記PN系列以下で構成される請 求項6記載のシステム。

【請求項8】 前記再利用されたトレーニングデータ は、最初の2つの前記PN系列により構成される請求項 7記載のシステム。

前記トレーニングデータは、最初のP 【請求項9】 N系列と後続する3つの比較的短いPN系列を有し、 前記再利用されたトレーニングデータは、最初の2つの 前記PN系列により構成される請求項6記載のシステ

【請求項10】 前記所定の間隔は、フィールド同期期 間と、データフィールドの1つのデータセグメント期間 以上を含む、請求項2記載のシステム。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、髙精細テレビジョ ン情報を有する信号の適応チャネル等化に関する。 [0002]

2

【従来の技術】シンボル形式のディジタル情報信号を運 **ふ変調信号の再生には、受信機で通常、シンボル同期の** ためのタイミング再生、キャリア再生(周波数変調から ベースパンド)、チャネル等化の3つの機能が必要であ グモードの所定の期間に前記等化器により1回以上使用 10 る。タイミング再生は、受信クロック(タイムベース) が伝送クロックに同期される処理である。これにより、 受信シンボル値の判定処理に関連したスライスエラーの 可能性を減らす時間の最適点でサンプリングできる。キ ャリア再生は、変調ベースバンド信号の再生を行うため に、受信RF信号が、低い中間周波数通過帯域(近べー スバンド)に下方変換後、ベースバンドに周波数シフト される処理である。

【0003】多くのディジタルデータ通信システムは、 チャネル状態の変化や信号伝送チャネルの妨害をの効果 を補償するために、適応等化を採用する。等化処理は、 伝送チャネルの伝達関数を推定する。そして、伝達関数 の逆数を受信信号に適用し、歪効果を減少又は、除去す る。チャネル等化は、典型的には、受信信号の振幅及 び、位相から、伝送チャネルの周波数に依存する時変応 答による歪を除去するフィルタを採用する。例えば、そ れにより、シンボル判定能力が改善される。等化は、伝 送チャネルの低域通過フィルタ効果を含む伝送チャネル の妨害により起きたベースパンドシンボル間妨害(IS 1)を除去する。 IS Iは、所定のシンボル値に先行又 【請求項6】 前記トレーニングデータは、複数の擬似 30 はその後に続くシンボルで、所定のシンボル値が歪まさ れる。そして、所定の範囲のシンボル位置に関して進ん だ及び、遅れたシンボルを含む [S]により、"ゴース ト"があらわれる。

> 【0004】適応等化器は本質的に、適応ディジタルフ ィルタである。適応等化器を使用するシステムでは、チ ャネル歪を適当に補償するために、フィルタ応答を適応 させる方法が必要である。フィルタ係数とそれによるフ ィルタ応答を適応させる幾つかのアルゴリズムがある。 広く使用されている1つの方法は、最小2乗平均(LM) 40 S) アルゴリズムである。 とのアルゴリズムでは、エラ 一信号の関数として係数値を変えることで係数値を変 え、等化器出力は参照データ系列を近似するようにされ る。とのエラー信号は、参照データ系列から等化器出力 信号を引くことにより形成される。エラー信号がゼロに 近づくと、等化器は収束し、それにより、等化器出力信 号と参照データ系列はほぼ等しくなる。

> 【0005】等化器の動作が開始する時は、係数値(フ ィルタタップ重み)はチャネル歪を適切に補償する値で はない。等化器係数の初期的な収束を行うために、既知 50 の"トレーニング"信号が参照信号として使用される。

例えば、擬似ランダム番号 (PN) 系列のトレーニング 信号は、テレビジョン受信機や電話モデム等の通信装置 で広く使用されている。伝送システムで既知のPN系列 トレーニング信号を使用する主な利点は、エラーが正確 に得られ、等化器は、データの送受信中又は、前に伝送 チャネルの等化をトレーニングできることである。 [0006]

【発明が解決しようとする課題】トレーニング信号は、 送受信器の両方でプログラムされる。エラー信号は適応 等化器の出力から、局部的に発生したトレーニング信号 10 れた8-VSB変調信号である。VSB信号は、維持減 の受信機のコピーを引くことにより受信機で形成され る。トレーニング信号は、初期的にふさがれた受信信号 の"アイ"特性を開くのに役立つ。トレーニング信号の 適用後、"アイ"は、かなり開き、等化器は、判定に向 けられた動作モードに切り替わる。トレーニング信号で なく、等化器の出力からのシンボルの実際の値を使用し て、フィルタタップ重みの最終収束が行われる。判定に 向けられた等化器モードは、時変チャネル歪を、周期的 に伝送されるトレーニング信号を使用する方法よりも速 く追跡及び、キャンセルできる。判定に向けられた等化 20 器に信頼性ある収束と、安定な係数値を供給するため に、判定の約90%は訂正されねばならない。トレーニ ング信号は、等化器がこの90%補正決定値を達成す

【0007】あるシステムでは、"プラインド"等化が 等化器の係数値の初期収束に使用され、アイを開口させ るのに使用される。プラインドモードでは、フィルタ係 数は、知られた関数又は、アルゴリズムを用いて計算さ れるエラー信号に応じて粗く調整される。最も多く使用 される等アルゴリズムは、定絶対値アルゴリズム (Co 30 stant Modulus Algorithm, C MA)及び、減少配置アルゴリズム (Reduced Constellation Algorithm, R CA) である。これらのアルゴリズムは、例えば、Pr oakisによる"ディジタル通信"マグローヒル、ニ ューヨーク、1989年及び、Godardによる、" 2次元データ通信システムでの自己回復等化及び、キャ リアトラッキング" IEEE通信トランザクション、1 980年11月、で述べられている。CMAは判定時点 で、検出されたデータシンボルの絶対値は、異なる直径 40 の幾つかの(配置)円の1つを定義する中心点に依存せ ねばならない。RCAは、主な伝送配置無いで"超配 置"を構成することに依存する。データ信号は、最初に 超配置に合うようにされ、超配置は全体の配置を含むよ うに副分割される。

[0008]

【課題を解決するための手段】本発明の原理に従って、 等化器を通して受信データを循環させることにより更に 速い等化が達成される。VSB変調信号を処理する高精 データフィールド間隔内で、トレーニングデータは何回 か循環される。

[0009]

【発明の実施の形態】図1のテレビジョン受信機では、 変調されたアナログHDTV入力信号は、例えば、RF 同調回路を有する入力ネットワーク14、中間周波数通 過帯域出力信号を生成する2重変換チューナ、及び、適 切なゲイン制御回路で処理される。受信信号は、米国の グランドアライアンスHDTVシステムで仕様が提案さ 及び、データシンボルは位置で表され、ととで、1軸の みが、受信機で再生されるべき量子化データを有する。 図の簡単のために、ブロック図にはクロック信号は示さ れていない。

【0010】1994年4月14日のグランドアライア ンスHDTVシステム仕様で記載されているように、V SB伝送システムは、図2位示すデータフレームフォー マットで規定されたデータを伝送する。抑圧キャリア周 波数での小パイロット信号が、VSB受信機でのキャリ アロックを達成するのを助けるために、伝送信号に付加 される。図2を参照し、各データフレームは、各フィー ルドが832多値シンボルの313セグメントを有する 2つのフィールドを有する。データセグメントは、MP EG互換データパケットを含む。各データセグメント は、4シンボルセグメント同期信号に続く828データ シンボルを有する。各フィールドのセグメントは、4シ ンボルセグメント同期信号に続き、所定の511シンボ ルの擬似ランダム番号(PN)系列と3つの所定の63 シンボルのPN系列が続き、真中の系列は、連続するフ ィールドで反転されている。VSB制御信号(VSBシ ンボル配置サイズを画定する)は、最後の63PN系列 に続き、これに予約シンボルと前のフィールドからコピ ーされた12プリコードシンボルが続く。

【0011】図1のチューナ14からの通過帯域出力信 号は、VSB復調器及び、ネットワーク18によりベー スパンドに変換される。この例では、ネットワーク18 は、グランドアライアンスHDTVシステム仕様、及 び、W. Bretl他の"グランドアライアンスディジ タルテレビジョン受信機のためのVSBモデムサブシス テム設計"、1EEE民生電子、1995年8月に記載 されている。キャリア再生は、放送VSB信号に含まれ る小信号パイロット信号成分を使用する周波数及び、位 相ロックループにより行われる。 ネットワーク18から の出力ベースパンド信号は、実軸に沿った再生された! チャネルデータシンボルのみを有する。ネットワーク1 8からの復調されたシンボル情報は、アナログディジタ ル変換機19により、ディジタルデータストリームに変 換される。データセグメント同期再生及び、シンボルク ロック(タイミング)再生は、前述のグランドアライア 細テレビジョン受信機では、フィールド同期間隔の間の 50 ンスHDTVシステム仕様、及び、W.Bretl他の

文献で記載されたネットワークを含む、装置15により 行われる。セグメント同期信号検出出力は、セグメント 同期信号タイミング再生が行われたときに生成される。 再生されたセグメント同期信号は、アナログディジタル 変換器19でデータストリームシンボルのサンプリング の制御に使用される、適切に位相制御されたシンボルク ロックを再生するのに使用される。

【0012】アナログディジタル変換器19の出力は、 フィールド同期信号検出器17に与えられる。グランド アライアンスHDTVシステム仕様、及び、W. Bre 10 t 1他の文献では、フィールド同期信号検出を提供する のに好適なネットワークも記載されている。フィールド 同期信号検出器 17は、フィールド同期信号成分が検出 されたときに、フィールド同期信号検出出力信号をマイ クロプロセッサ66に供給する。装置19からのディジ タルデータは、図4と5で説明される本発明に従ったト レーニングデータ再利用ネットワーク35で処理され る。ネットワーク35からの出力信号は、図6で詳細が 説明される適応等化器ネットワーク50に与えられる。 号は、装置60で復号され、出力ネットワーク64によ り処理される。復号器60は、例えば、上述のBret !他の文献で記載されているトレリス復号、データデイ ンターリーブ、リードソロモン誤り訂正及び、オーディ オ/ビデオ復号ネットワークを有する。出力プロセッサ 64はオーディオ/ビデオプロセッサとオーディオ/ビ デオ再生装置を有する。装置15と17の中のセグメン ト同期信号とフィールド同期信号検出回路は、受信信号 のこれらの同期信号成分が検出されたときに、出力セグ を制御信号発生器66 (マイクロプロセッサを含む)へ 供給する。マイクロプロセッサ66は、これらの信号に 応答し、後に示すように、出力等化器制御信号と出力参 照PN(擬似ランダム番号系列)を等化器50へ供給す る。PNトレーニング信号系列はグランドアライアンス HDTVシステム仕様に規定されているように、バイナ リーデータの固定繰り返しパターンであり、メモリ70 から制御信号発生器66により取得される予めプログラ ムされた基準信号である。蓄積されたPN信号のデータ 積されたPN信号と受信データストリームのPNトレー ニング信号成分の間の差を得ることにより正確なエラー が発生できる。等化器制御信号は、後述するようにブラ インド、トレーニング及び、判定に向けられた動作モー ドで、マルチプレクサ26、28及び、29の切り換え を制御する。

【〇〇13】トレーニング信号再利用ブロック35は、 等化器50を通してトレーニング信号データを再利用す ることにより、高速な等化を行う。伝送チャネル状態が 典型的には、VSBデータフレームの2つの連続したフ 50 うことができる。

ィールドの間で変化が少しか又は、無いということが決 定される。このように、本発明の原理に従って、一旦、 フィールド同期信号が検出され、伝送されたPNトレー ニング信号が受信したデータストリームから得られる と、受信されたトレーニングデータ保存され、等化器係 数を更新するために何回も再利用される。多くの場合 は、この再利用で、トレーニング信号により、最初に検 出された同期信号の最初のフィールド中に、シンボルデ ータストリームの"アイ"特性が開く。完全な等化は続 く判定に向けられたモードで行われる。

【0014】図4は、トレーニング信号再利用ネットワ ーク35の詳細を示す。装置17からの"I"シンボル データストリームは、マルチプレクサ410と420の それぞれの入力に与えられる。等化されるべき出力デー タはmux410の出力から等化器50へ送られる。m ux420からの出力データ、入力データストリームか ち抜き出されたトレーニングデータは、バッファメモリ 430に蓄積される。バッファ430はRAM又は、F IFOで良く、また、この例は578シンボルのトレー ネットワーク50からの等化されたベースパンド出力信 20 ニングデータ蓄積容量を有する。しかし、蓄積容量は特 定のシステムの仕様に応じて合わせることが可能であ る。メモリ430の出力は、mux410の第2信号入 力に与えられ、mux420の第2信号入力にフィード バックされる。mux410の切り換え制御は、図1の 制御信号発生器66で生成された再利用信号により行わ れ、mux420の切り換え制御は、御信号発生器66 で生成された保存信号により行われる。図5は、再利用 及び、保存信号を示す。

【0015】図4と5を考慮すると、フィールド同期信 メント同期信号検出及び、フィールド同期信号検出信号 30 号検出器 17(図1)は、各検出されたフィールド同期 信号に対し、繰返しフィールド同期信号検出信号を生成 する。電源の再投入等のリセット状態の後、最初のフィ ールド同期信号が検出されると、制御信号発生器66 は、578シンボル継続する保存信号を発生する。この 信号は、フィールド同期信号検出信号でトリガされ、入 力データストリームのトレーニング信号データを、メモ リ430に書きとむ命令である。特に、この例では、m ux420は、mux420の信号入力に与えられるデ ータストリームフィールド同期信号成分に現れる最初の パターンは既知なので、フィールド同期信号期間で、蓍 40 578シンボルサンブルを通過させる。これらの578 シンボルは、図3で示される、トレーニングシンボルデ ータの部分を構成する。4シンボルセグメント同期信 号、長い511シンボルPN系列及び、短い63PNシ ンボル系列は補足され、メモリ430に保存される。真 中の63PNシンボル系列は、データフィールド同期信 号成分毎に反転される。ハードウェアの複雑さを軽減す るために、この例では最初の63PNシンボル系列のみ を使用しているが、他のシステムで、長い511シンボ ル部分と共に、全ての3つの63PNシンボル系列を使

【0016】トレーニングデータがメモリに書きこまれ ている間、入力データストリーム中のトレーニングデー タは、mux410を等化器50に通過する。保存信号 の最後に、好ましくは578シンボルの整数倍の時間 の、制御信号発生器66は再利用信号を発生する。整数 倍数(N)は特定のシステムの要求に従って予めプログ ラムされ、それにより578トレーニングシンボルは、 次のフィールド同期信号が現れる前に、所定の回数だけ データフィールド間に繰り返される。同時に、再利用信 号は(図1の)、トレーニング信号の局部的な基準版を 10 FFF20とDFF30の両方は、FIR装置である 蓄積するトレーニング信号メモリ70に与えられる。と の例では、メモリ70は最初の578シンボルを含む信 号局部版を蓄積する。この局所基準トレーニング信号 は、メモリ70から出力され、受信トレーニング信号を 含む等化された出力信号と比較される。再利用信号があ る間、メモリ430のトレーニングデータ内容は連続し てメモリ430からフリーランで、mux420の下側 入力を通して、再利用される。同時に、再利用信号が継 続する間、トレーニングデータは、繰返しメモリ430 から運ばれ、出力mux410の下側入力から、等化器 20 50へ送られる。等化器50は、等化された出力信号に 含まれるmux410から受信されたトレーニングデー タと、メモリ70からの局所基準トレーニングデータを

【0017】局所的に発生された等化エラー(収束)信 号の所定の許容値により示される充分な等化がなされた 場合には、再利用信号の最後で、等化器は、データセグ メント期間の間判定に向けられたモードに入る。そうで なければ、トレーニングモードは続き、それにより、上 で繰り返される。

【0018】図6に示す等化器ネットワークでは、復調 ディジタル入力信号は、伝送チャネル妨害と劣化により 引き起こされた、ディジタルデータと、シンボル間妨害 (ISI)を含む。この入力信号は、例えばシンボルレ ートで空間が開けられた(" T空間が開けられた")等 化器として動作する、実(特に複素数)フィードフォワ ードフィルタ(FFF)20に与えられる。この場合 は、ディジタルFIRフィルタとして利用される。等化 フィルタ20の係数値(タップ重み)は、後述する、マ 40 ルチプレクサ26からの係数制御信号により、適応的に 制御される。フィルタ20からの等化された信号は、等 化器として動作する、判定フィードバックフィルタ30 からの等化された信号と加算器24で結合される。DF F30はFFF20により除去できなかったシンボル間 妨害を除去する。等化器フィルタ30の係数値(タップ 重み)も、マルチプレクサ26からの係数制御信号(即 ち、繰返されたエラー信号)で制御される。DFF30 で等化される入力信号はマルチプレクサ28から供給さ れる。FFF20とDFF30の両方は、ブラインドと 50 Nトレーニング信号を入力に受信し、他の端子に、スラ

8

判定に向けられた動作モードの間、係数制御信号に応じ て、適応(更新)される。FFF20とDFF30の両 方は、個々に等化機能を実行するディジタルFIRフィ ルタである。共に考えると。これらのフィルタは、集合 等化器50を表す。復号器60への入力信号を等化す る。FFF20は、プリゴースト成分を等化し、DFF 30は、ポストゴースト成分を等化する。FFF20と DFF30は、入力信号が最初に受信されたときから、 線形無限インパルス応答(IIR)モードで動作する。 が、しかし、フィードバック動作は、DFF30を、I IR装置のように動作させる。

【0019】加算器24からの出力信号は、等化器50 の出力信号である。加算器24の出力は、マルチプレク サ26及び、28、スライサ24、減算的結合器21及 び、СМАブラインド適応アルゴリズムを供給する、供 給源25を有するネットワークに結合される。等化器5 0 の動作の以下の説明では、最初にトレーニングデータ の再利用を行う処理は、簡単のために一時的に無視す

【0020】後述するように、フィールド同期信号及 び、セグメント同期信号成分が検出されたときに、mu x26は、様々な動作モードで、マイクロプロセッサ6 6により生成された制御信号に応じて、FFF20とD FF30の係数制御入力の2つの信号のいずれかを供給 する。 m u x 2 6 からのとれらの信号は、等化器出力信 号に応答する装置25からの信号と、減算的結合器21 の出力からのエラー信号に応答する、CMA ブラインド 適応アルゴリズムを有する。エラー信号は、スライサ4 述のトレーニングデータ再利用処理は後続のフィールド 30 0の入力信号と第3のマルチブレクサ29の出力の間の 差を示す。減算的結合器21の出力は、スライスエラー 信号か、又は、トレイニングエラー信号のいずれかであ る。ととで、

> スライスエラー=スライサ40の出力 - 等化器出力 トレーニングエラー= PN基準信号 - 等化器出力 である。トレーニングエラー信号を発生するときには、 等化器出力は、受信データストリームのPNトレイニン グ信号成分である。

【0021】mux28はマイクロプロセッサ66から の等化器制御信号に応じて、3つの入力信号のいずれか をDFF30の信号入力へ供給する。とれらの信号は、 mux28の第1入力(1)への直接結合を介して与え られる等化器50出力信号、mux28の第2入力に与 えられるスライサ40からの出力信号、及び、mux2 8の第3入力に(3)に与えられるメモリ70及び装置 66からの蓄積されたPN基準信号含む。

【0022】マルチプレクサ29の入力は、マイクロブ ロセッサ66から及び、等化器制御信号に応じて選択さ れる。mux29は、フィールド同期信号期間に基準P

イサ40からの出力信号を受信する。mux29の出力 は、エラー信号を生成する等化器50からの出力信号と 違う、減算的結合器21に与えられる。エラー信号は、 スライサ40と等化器50の出力信号差又は、基準PN 信号と受信データストリームのPN信号成分の差のいず れかを表す。動作時に、等化器50は、初期状態、ブラ インド動作モード、データに向けられたトレイニングモ ード、判定に向けられたモード、及び、安定状態等化状 態を示す。ブラインドモードは、受信された8-VSB 信号の特徴的な8レベル"アイ"パターンが非収束で閉 10 じたアイバターンの時に起こる。トレーニングと判定に 向けられた動作モードは、後で、開いた"アイ"パター ンが見られたときに起とる。受信されたトレーニング信 号成分が検出されるとすぐに使用されるなら、"アイ" パターンは開いている必要は無い。そのような場合に は、"アイ"パターンが開いていなくとも、トレーニン グ信号成分は、検出されるとすぐに使用される。

【0023】復調器18が受信信号にロックしようとし ている間、初期状態では、タイミングがロック(タイミ ング及び、キャリアに関して、FFF20とDFF30 は動作していない状態である。この時に、mux26と 28に与えられる等化器制御信号は、FFF20とDF F30の全タップの係数値をリセットし、所定の非ゼロ 初期値にリセットされる1つのタップ値を除いて、ゼロ 値を保持する。等化器制御信号のこの動作は、フィルタ 係数値を固定し、実際に有益な等化処理が開始する前に 係数値の望ましくないランダムな変化を防ぐ。代わり に、FFF20とDFF30は、最後に知られた有効な 係数値が予めロードされる。Cの初期状態で、mux2 30 6と28は、ゼロ出力を示す。mux29の出力は、C のときは"関与しない"状態である。

【0024】CMAアルゴリズムを使用したブラインド 等化処理は、次に、粗いタイミングが達成された後に始 まる。このブラインドモードは、フィールド同期信号セ グメント同期信号間で行われる。これは、受信信号のセ グメント同期信号同期成分検出されたときに起こる。キ ャリアロック及び、AGCロックは存在する。そのとき に、セグメント同期信号検出信号は、マイクロプロセッ サ66へ送られ、マイクロプロセッサ66は、適切な等 40 号状態が優勢である。 化器制御信号を発生する。とのブラインド等化処理は、\*

動作	mux26 からFFF,DFF
モード	係数制御
初期状態	0
プラインド	CMA
等化器	
トレーニング	トレーニングエラー
(フィールド	
同期期間)	
判定	スライスエラー

\*受信信号のフィールド同期信号成分が検出される前に、 CMAアルゴリズムの使用に関係する。特にmux26 に与えられる等化器制御信号は、mux26がその入力 (1)からFFF20とDFF30の係数制御入力へC MAアルゴリズムを行わせる。そして、mux28に与 えられる制御信号は、mux28に等化器出力信号をそ の入力(1)からDFF30の信号入力へ送らせる。ブ ラインド等化期間は、mux29の出力は、"関与しな い"状態でである。

【0025】トレーニングと判定に向けられた等化の処 理は、次に、フィールド同期信号成分が検出された後 に、タイミングロックが達成されたときに起こる。デー タに向けられたトレーニングモードは、各データフレー ムのフィールド同期信号期間で、受信PN信号成分が利 用できるときに起こる。フィールド同期信号成分の存在 は、PN系列トレーニングモードを開始する。図4と5 に関連して説明したように、そのようなときには、フィ ールド同期信号検出信号は、マイクロプロセッサ66へ 送られ、マイクロプロセッサ66は適切な等化器制御信 ング再生)する前、自動ゲイン制御(AGC)、タイミ 20 号を生成する。フィールド同期信号期間に、フィールド 同期信号検出後に、受信されたPNトレーニング成分が 利用でき、基準PN信号がメモリ70から得られる時、 mux26、28及び、29にそれぞれ与えられる制御 信号は、(a) mux26を介してFFF20とDFF 30の係数制御入力に結合されるトレーニングエラー信 号、(b) mux28を介してDFF30の信号入力に 送られる基準PN信号、及び、(c)mux29を介し て減算的結合器21に結合される基準PN信号を発生す

> 【0026】スライサに基づいた判定に向けられた等化 が行われているときに、各データフレームの非フィール ド同期信号間は、mux26、28及び、29にそれぞ れ与えられる制御信号は、(a) mux26を介してF FF20とDFF30の係数制御入力に結合されるスラ イスエラー信号、(b) mux28を介してDFF30 の信号入力に送られるスライサ40出力、及び、(c) mux29を介して減算的結合器21に結合されるスラ イサ40出力を発生する。等化が達成された後の安定状 態動作の間は、判定に向けられた動作に対する上述の信

mux28からDFF	mux29
信号入力	出力
0	
等化器出力	
基準PN信号	基準PN
スライサ出力	スライサ出力